



d) ligue a entrada CLOCK na saída de clock do experimentador lógico, ajustando-o para a frequência mínima.

e) analise o desempenho do contador através das saídas lógicas do treinador lógico e através do display de 7 segmentos.

2 - Qual é a capacidade de contagem desse contador?

---

3 - Qual é o sentido de contagem?

---

OBS: Nos próximos itens analisaremos o desempenho do contador, em face de pequenas alterações que serão introduzidas no circuito (As alterações propostas deverão ser efetuadas com o treinador desligado).

4 - Interligue as entradas J e K do FF1 (pinos 16 e 4) na saída Q' do FF1 (pino 14).  
Zere e dispare o contador.

4a - Qual é a sequência de contagem?

---

4b - A reciclagem é automática?

---

5 - Interligue as entradas J e K do FF1 (pinos 16 e 14) na saída Q' do FF2 (pino 10).  
Zere e dispare o contador.

5a - Qual é a sequência de contagem?

---

5b - A reciclagem é automática?

---

6 - Interligue as entradas J e K do FF1 (pinos 16 e 4) na saída Q' do FF3 (pino 14).  
Zere e dispare o contador.

6a - Qual é a sequência de contagem?

---

6b - A reciclagem é automática?

---

7 - Modifique o contador desta experiência para a configuração módulo 10, acrescentando apenas 1 porta AND e 1 inversor. Desenhe no espaço a seguir:



8 - Analise no treinador lógico o desempenho do contador após as alterações introduzidas.

8a - O contador funcionou a contento com as alterações introduzidas?

---

8b - Qual é o sentido de contagem desse contador após as alterações?

---

9 - De que forma pode-se paralisar a contagem nesse contador? Justifique.

---

---

---

10 - Qual das saídas representa o LSB?

---